

C、Python®、Matlab®、Labview™の高速化

大規模数値シミュレーションに携わるあなたにこそ知ってほしい
市販シミュレーションソフトで開発された環境をFPGAに移植すれば

シミュレーションを最大1000倍高速化

シミュレーション環境を FPGA に置き換えて最大1000倍高速化します

- ・ 国立大学、研究機関等で実績多数
- ・ C、Python、Matlab、Labview から独自の方法論で専用演算器を構築し FPGA へ実装いたします。
- ・ 4倍精度、10進数浮動小数点、特殊な精度にも対応いたします。
- ・ ソフトウェアに依存しない独自の可視・映像化技術で演算結果をリアルタイムに観測ができます。4K/8K 出力にも対応いたします。
- ・ 大容量、高速の FPGA 間通信網の構築（28Gbps を大量に束ねた通信網など実績あり）
- ・ 500MHz 以上の高動作周波数、使用率 90% 以上の高密度、環境に合わせた放熱設計、電源の問題も含めたトータルな実装サービス
- ・ メンテナンス契約もご相談ください。

様々な演算精度や特殊な通信環境に対応します

- ・ FPGA の使用率が高くても安定動作する堅牢設計
- ・ 光ケーブルを使った 28Gbit/sec x16lane の大容量通信
- ・ PCI-Express® Gen3 x16 / DDR4-2166 16GByte / FMC CONNECTOR

FPGA Board Solutions

- ・ パルテック社の DATA BRICK、IMAGE CUBE2 の特定用途へ改版
- ・ DRAM や ADC、DAC の追加
- ・ より大容量の FPGA へアップグレード
- ・ 他の Xilinx® FPGA ボードもご相談ください。

※DATA BRICK、IMAGE CUBE は株式会社パルテック社の商品です。